

भारतीय प्रौद्योगिकी संस्थान भुवनेश्वर/INDIAN INSTITUTE OF TECHNOLOGY BHUBANESWAR अनुसंधान एवं विकास (आर एवं डी)/Research and Development (R&D)

Administrative Building, IIT Bhubaneswar Argul- 752050, Khordha, Odisha. Tel: +91-0674-713-4832, E-mail: office.rd@iitbbs.ac.in

Advt. No.: IITBBS/R&D/RP246/Rect/46/2021-22 Date: 31.01.2022

इस संस्थान के बिद्युत बिज्ञान विद्यापीठ में किए गए विशुद्ध रूप से समयबद्ध शोध परियोजना में निम्नलिखित कार्यभार के लिए निर्धारित प्रारूप पर आवेदन आमंत्रित किए जाते हैं/ Applications are invited on prescribed format for the following assignment in a purely time bound research project undertaken in the School of Electrical Sciences of this Institute.

1. अस्थायी पद का नाम/ Name of the Temporary Assignment

: Junior Research Fellow (JRF) – 1 Post

2. अस्थायी अनुसंधान परियोजना का नाम/ Name of the temporary research Project "Design Of Dynamic MAC and PHY SoC for Low Power and Long Range networks"

3. फंडिंग एजेंसी का नाम/ Name of the Funding Agency

Ministry of Electronics and Information Technology, Govt. of India

4. पारिश्रमिक/ Remuneration

Rs. 31,000/- per month

5. योग्यता और अनुभव/ Qualification & Experiences M.Tech/ M.E./ M.S. with specialization in VLSI design or IC design or related areas and (or) B.Tech/B.E in ECE with minimum 65% marks (or 6.0/10.0 CGPA) throughout starting from class X. Valid GATE score is preferable.

(OR)

B.Tech/B.E. in ECE (preferably one year experience) in Analog, Mixed-Signal, RF IC Design or in related areas and with minimum 65% marks (or 6.0/10.0 CGPA) throughout starting from Class X. Valid GATE score is preferable.

Job Responsibility and requirement:

Candidate is responsible for the design and implementation of circuits and systems for RF/ Wireless IC design at advanced CMOS technology nodes leading to IC Fabrication, Test and Measurement. If interested in this position you may apply online and also send a copy of your comprehensive CV by email (vijay@iitbbs.ac.in) to Dr. Vijaya Sankara Rao Pasupureddi, Associate Professor, School of Electrical Sciences.

Skills:

Candidates with the following skills are preferred:

- Experience in Analog, RF, Mixed-Signal IC Design, or its related areas
- Experience in IC design using EDA Tools like Cadence
- Good problem-solving and communications skills
- नियक्ति की अवधि/ Duration Appointment

Initially for 12 months with possible extension depending on performance till end of project

7. चयन प्रक्रिया/ Selection Process

: The selection process will be based on interview.

इच्छुक पात्र व्यक्ति 18.02.2022 को या उससे पहले ऑनलाइन आवेदन प्रणाली के माध्यम से आवेदन कर सकते हैं/ Interested eligible persons may apply through online application system on or before $\underline{18^{th}}$ February $\underline{2022}$.

पंजीकरण प्रक्रिया को पूरा करने के लिए, कृपया संस्थान की वेबसाइट www.iitbbs.ac.in पर जाएं। वेबसाइट में प्रवेश करने के बाद, शीर्ष पर 'जॉब्स' टैब पर जाएं, फिर 'रिसर्च प्रोजेक्ट वर्क के लिए भर्ती' विकल्प चुनें और पंजीकरण प्रक्रिया पूरी होने के बाद ऑनलाइन आवेदन पत्र भरें/To complete the registration process, please visit the Institute's website: www.iitbbs.ac.in. After entering the website, go to the 'Jobs' tab at the top then select the option 'Recruitment for Research Project Work' and fill up the online application form after completion of registration process.

पद पर चयन केवल शॉर्टलिस्ट किए गए उम्मीदवारों में से ऑनलाइन बातचीत के माध्यम से किया जाएगा। आवेदन की हार्ड कॉपी भेजने की जरूरत नहीं है। शॉर्टलिस्ट किए गए उम्मीदवारों को केवल स्काइप/गूगल मीट आदि के माध्यम से नामित समिति के साथ ऑनलाइन बातचीत के लिए ईमेल के माध्यम से सूचित किया जाएगा/ Selection to the post will be done through online interaction only from among the shortlisted candidates. There is no need to send hard copy of the application. The shortlisted candidates will be intimated through email only for online Interaction with the designated Committee through skype/google meet etc.

Sd/-सहा. कुलसचिव(आर एवं डी) Asst. Registrar (R&D)